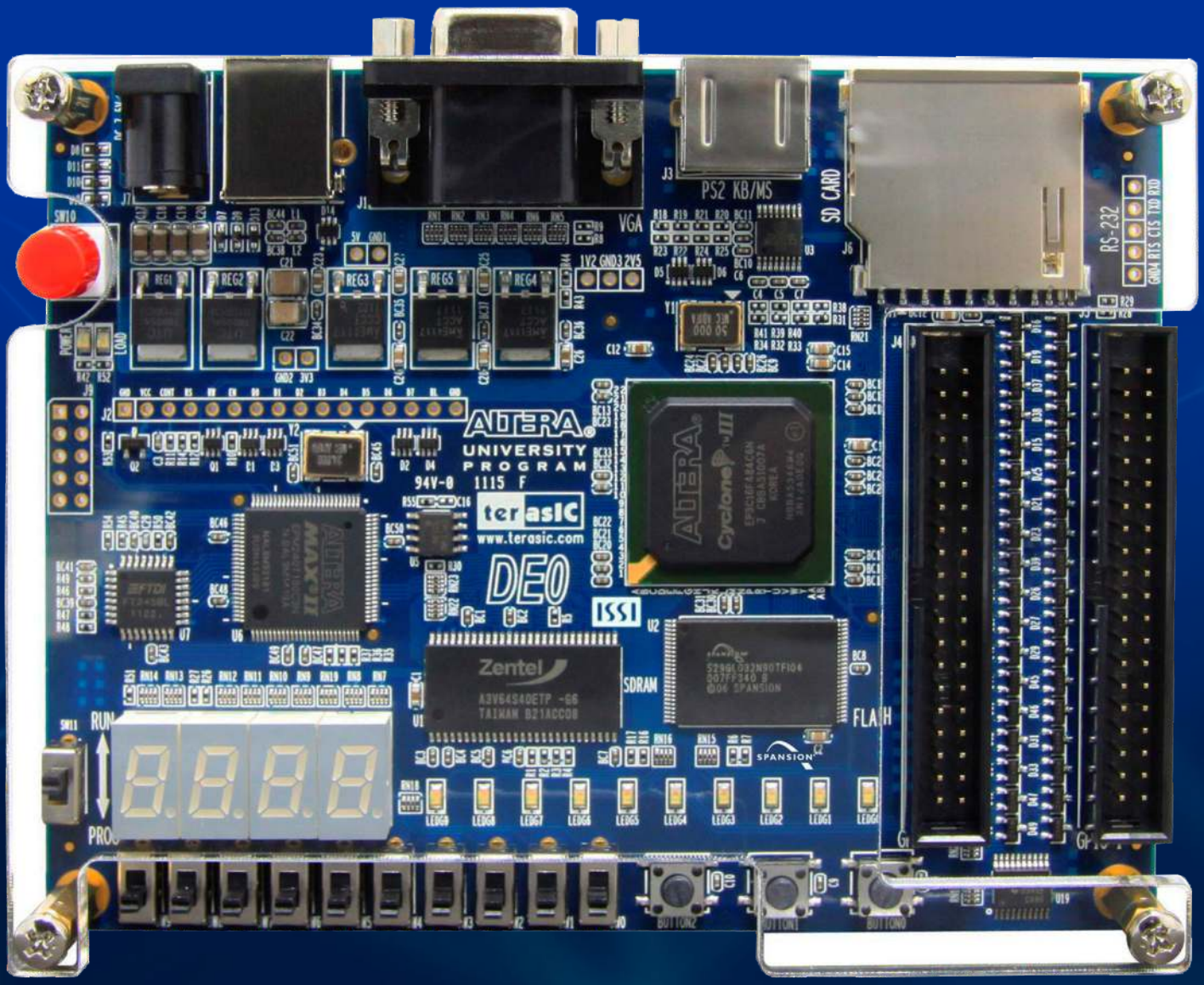
Exsto Tecnologia

ELETRÔNICA

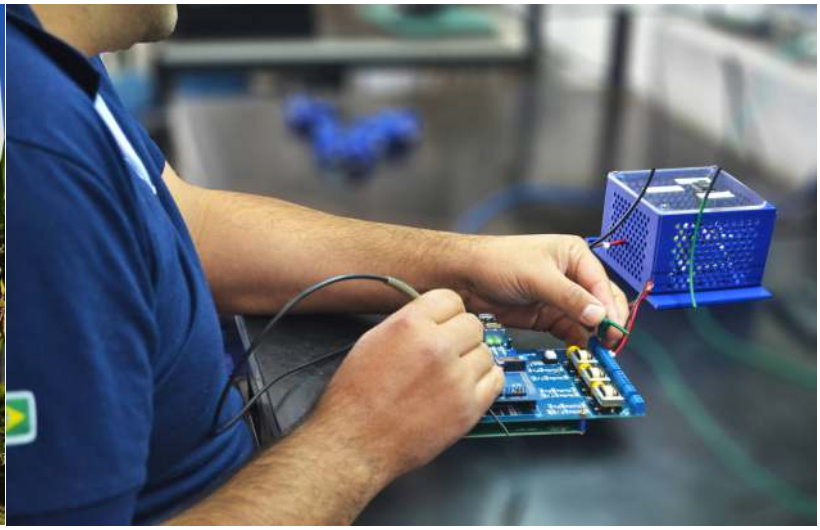
De0

BANCO DE ENSAIOS PARA FPGA COM PLACA ALTERA DE0



SOLUÇÕES EXSTO PARA O ENSINO PROFISSIONAL TECNOLÓGICO

CONHEÇA A EXSTO



Desenvolvimento de habilidades práticas, acesso a tecnologias de ponta, vivência didática e preparo profissional: Exsto, a Indústria na Escola.

Com 18 anos de mercado, a empresa EXSTO TECNOLOGIA tem como missão atender às necessidades do mercado educacional por meio de soluções didáticas para o Ensino Profissional Tecnológico.

As bancadas didáticas EXSTO são reconhecidas no mercado por seus diferenciais de qualidade e robustez, necessários para o ensino completo das tecnologias presentes na Indústria.

A Exsto está localizada em Santa Rita do Sapucaí, uma região reconhecida internacionalmente como o Vale da Eletrônica. Com mais de 150 empresas de base tecnológica, a parceria entre Governo, Universidades e Empresas da região, opera para intensificar projetos de pesquisa, desenvolvimento e inovação (PD&I) e atração de investimentos.

Através de sua equipe formada por engenheiros e técnicos,altamente capacitados pelo Instituto Nacional de Telecomunicações e pela Escola Técnica do Vale da Eletrônica, a Exsto faz parte desse ecossistema de empresas que buscam entregar ao mercado soluções inovadoras.

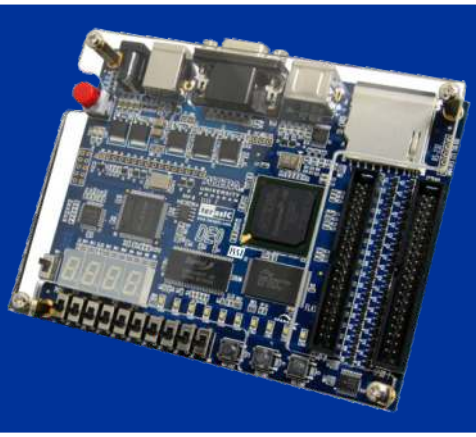
- Soluções didáticas de qualidade e alta tecnologia;
- Atendimento efetivo através do Centro de Atendimento ao Cliente;
- Assistência técnica especializada;
- Um moderno Centro de Capacitação de Clientes;
- Portal de conteúdo exclusivo para clientes,
- Acompanhamento da satisfação de seus clientes através de Pós-Vendas.

CARACTERÍSTICAS

DE0-BANCO DE ENSAIOS PARA FPGA COM PLACA ALTERA DE0

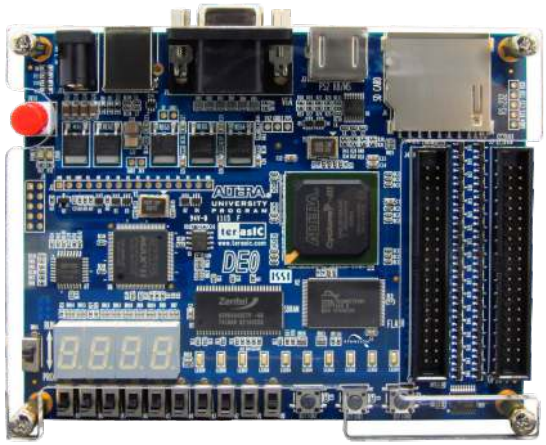
O FPGA (Field Programmable Gate Array) é um circuito integrado passível de ser configurado por software e serve para implementar circuitos digitais, como processadores, interfaces, controladores e decodificadores.

Basicamente, consiste de um arranjo fortemente condensado de blocos idênticos de pequenos circuitos, compostos por algumas portas lógicas e flip-flops, com alguns sinais de interface. As conexões entre as saídas de determinados blocos com as entradas de outros são programáveis através de um protocolo simples e de fácil implementação.



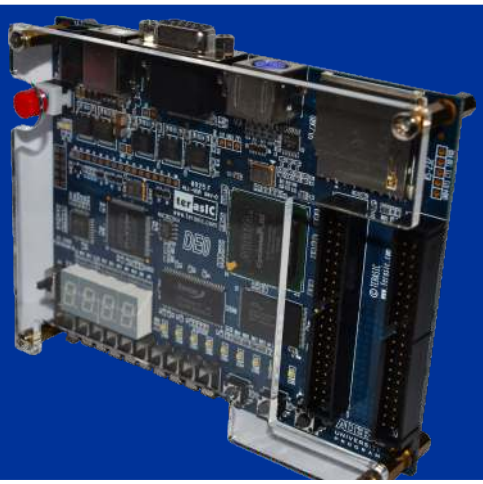
A placa de Desenvolvimento e Educação do DE0 foi projetada em um tamanho compacto, com todas as ferramentas essenciais para os usuários novatos obterem conhecimento em áreas de lógica digital, organização de computadores e FPGAs.

É equipado com o dispositivo Altera Cyclone III 3C16 FPGA, que oferece 15.408 LEs. A placa oferece 346 pinos de E / S de usuário e é carregada com um rico conjunto de recursos que a torna adequada para cursos avançados de universidades e faculdades, bem como o desenvolvimento de sofisticados sistemas digitais.

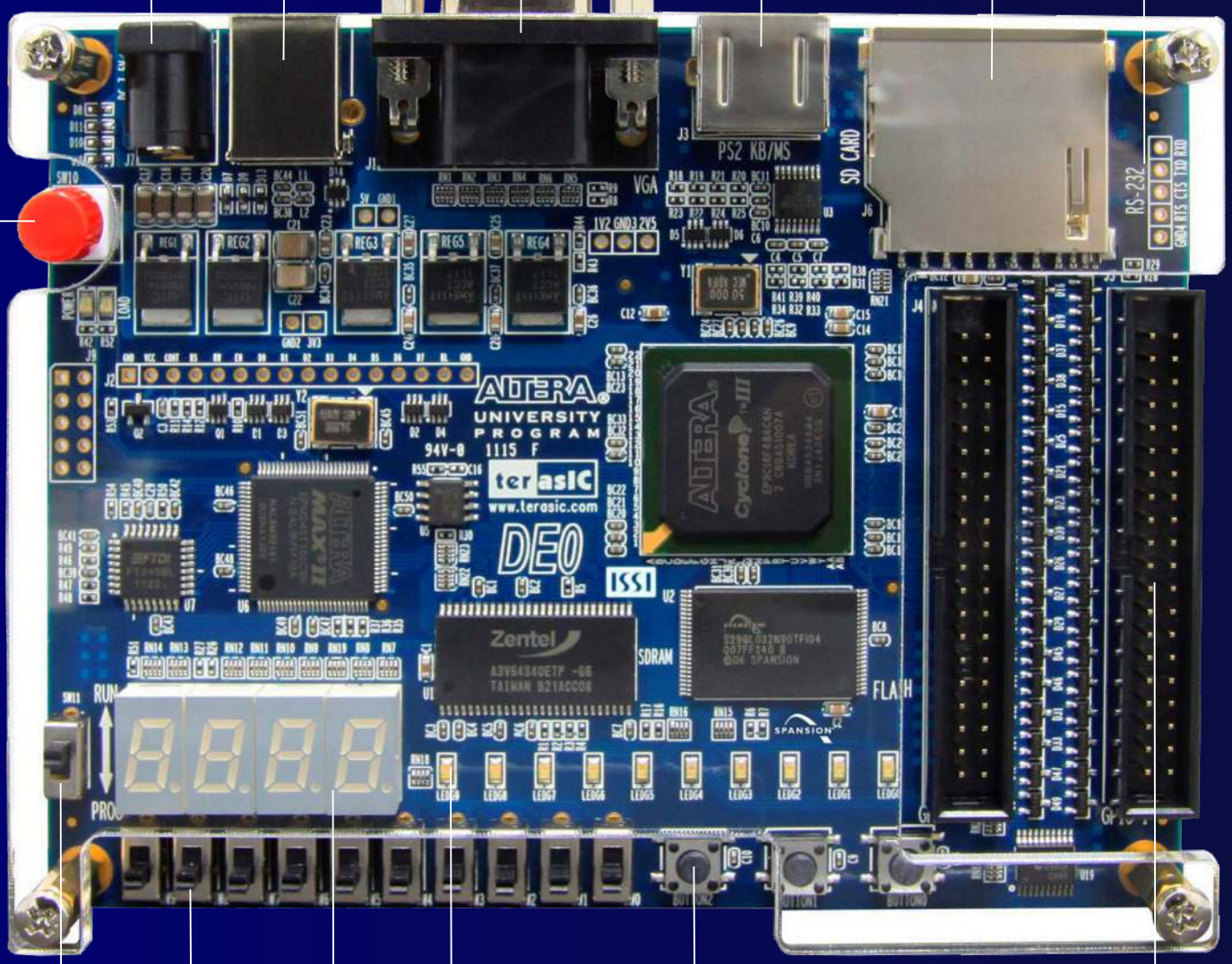


O DE0 combina o FPGA Cyclone III de baixa potência, baixo custo e alto desempenho para controlar os vários recursos da placa De0.

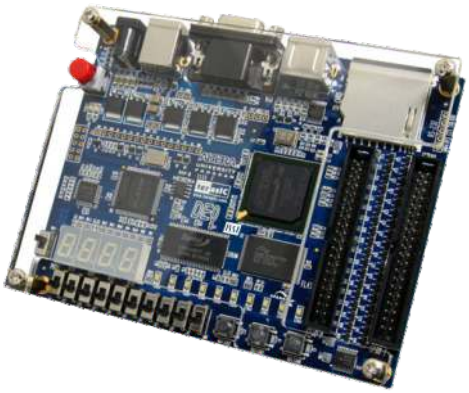
O DE0 Development Board inclui software, projetos de referência e acessórios necessários para garantir ao usuário acesso simples na avaliação de sua placa De0.

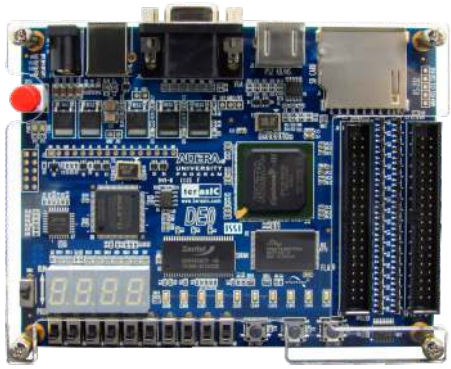


CARACTERÍSTICAS
principais



ESPECIFICAÇÕES TÉCNICAS





CARACTERÍSTICAS TÉCNICAS	DESCRIÇÃO
FPGA	
Ciclone III 3C16 FPGA	• 15.408 Les; • 56 blocos de memória incorporados M9K; • 504 K bits de RAM total; • 56 multiplicadores embutidos; • 4 PLLs; • 346 pinos de E / S do usuário; • Pacote FineLine BGA de 484 pinos; • Tamanho: 99.7 X 128.02 mm;

CARACTERÍSTICAS TÉCNICAS	DESCRIÇÃO
MEMÓRIA	
SDRAM	• Um chip de memória RAM Dinâmico Síncrono de Taxa de Dados Única de 8 Mbytes;
MEMÓRIA FLASH	• 4-Mbyte NOR Flash memory; • Modo de Byte de Suporte (8 bits) / Palavra (16 bits);
SOQUETE DO CARTÃO SD	• Fornece acesso ao cartão SD no modo SPI e SD de 1 bit;

CARACTERÍSTICAS TÉCNICAS	DESCRIÇÃO
INTERFACE	
CIRCUITO USB BLASTER INTEGRADO	• USB Blaster on-board para programação; • Usando o CPLD Altera EPM240;
DISPOSITIVO DE CONFIGURAÇÃO SERIAL ALTERA	• Chip serial EEPROM Altera EPCS4;
INTERRUPTORES DE BOTÃO DE PRESSÃO	• 3 interruptores de botão;
INTERRUPTORES DESLIZANTES	• 10 interruptores deslizantes;
INTERFACES GERAIS DO USUÁRIO	• 10 LEDs de cor verde; • 4 monitores de sete segmentos; • Interface LCD 16x2 (Não inclui módulo LCD);
ENTRADAS DE RELÓGIO	• Oscilador de 50 MHz;

ESPECIFICAÇÕES TÉCNICAS

CARACTERÍSTICAS TÉCNICAS	DESCRIÇÃO
INTERFACE	
SAÍDA VGA	• Usa um DAC de resistor de rede de 4 bits; • Com conector D-sub de alta densidade de 15 pinos; • Suporta até 1280x1024 a uma taxa de atualização de 60 Hz;
PORTAS SERIAIS	• Uma porta RS-232 (sem conector serial DB-9); • Uma porta PS / 2 (pode ser usada através de um cabo PS / 2 Y para permitir a conexão de um teclado e mouse a uma porta);
DOIS CABEÇALHOS DE EXPANSÃO DE 40 PINOS	• 72 pinos Cyclone III 3.3VI / O, bem como 8 linhas de energia e terra, são trazidos para dois conectores de expansão de 40 pinos; • O conector de 40 pinos foi projetado para aceitar um cabo de fita padrão de 40 pinos usado para discos rígidos IDE;

COMPOSIÇÃO DO PRODUTO

O KIT POSSUI:

- Placa Altera De0;
- CD do sistema De0;
- Adaptador DC 7.5V / 0.8A;
- Cabo USB;

TREINAMENTO

Buscando por uma melhor utilização de nossos kits didáticos, oferecemos treinamentos específicos para utilização, contemplando diversas experiências e aplicações. São oferecidas duas formas de capacitação:

Treinamento EaD
Onde são disponibilizados vídeos para acesso dos usuários com instruções básicas para uso do produto.

Capacitação Operacional [OPCIONAL]
Onde um colaborador vai até o local de entrega do kit didático e realizar um treinamento presencial juntamente com a entrega do produto.

TREINAMENTO EaD

Disponível online, a apresentação dos recursos e formas de utilização do kit são apresentados em vídeo. Engloba os seguintes assuntos:

- Instalação;
- Demonstração dos comandos;
- Funcionalidades;
- Utilização e aplicações gerais;
- Demonstração dos módulos suas funcionalidades;

CLIQUE E CONHEÇA

CAPACITAÇÃO OPERACIONAL PRESENCIAL [OPCIONAL]

Disponibilizado pela Exsto, a capacitação operacional é oferecida presencialmente e com carga horária de 04 horas. A capacitação leva em consideração os principais temas para o melhor uso do banco de ensaio e de suas aplicações, desta forma o usuário fica apto a utilizar o banco de ensaio de forma eficiente, e também, é apresentada e exemplificada a utilização do material didático que acompanha o produto. São realizadas algumas demonstrações de funcionamento e aplicações.

Nome do treinamento: Treinamento Operacional
Carga horária: 04 horas

Ementa:
1. Instalação e utilização
2. Cuidados com manuseio
3. Características e recursos do produto
4. Material Didático e Documentações
5. Demonstração de experiências
6. Práticas

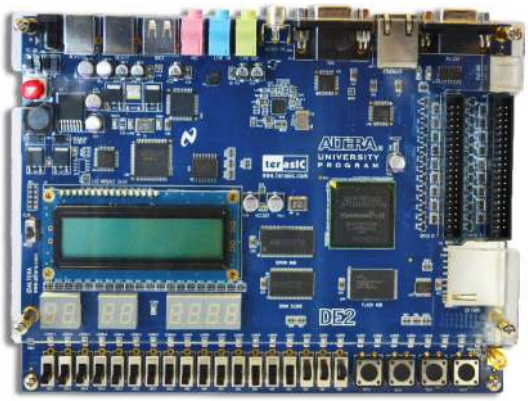
PRODUTOS RELACIONADOS

CLIQUE E VEJA O CATÁLOGO

De1
BANCO DE ENSAIOS PARA FPGA COM PLACA ALTERA DE1

O objetivo da placa de Desenvolvimento e Educação da Altera DE1 é fornecer o veículo ideal para a criação de protótipos avançados em multimídia, armazenamento e redes.

Ele usa a tecnologia de ponta em ferramentas de hardware e CAD para expor os designers a uma ampla variedade de tópicos. A placa oferece um rico conjunto de recursos que a tornam adequada para uso em um ambiente de laboratório para cursos de universidades e faculdades, para uma variedade de projetos de design, bem como para o desenvolvimento de sofisticados sistemas digitais.

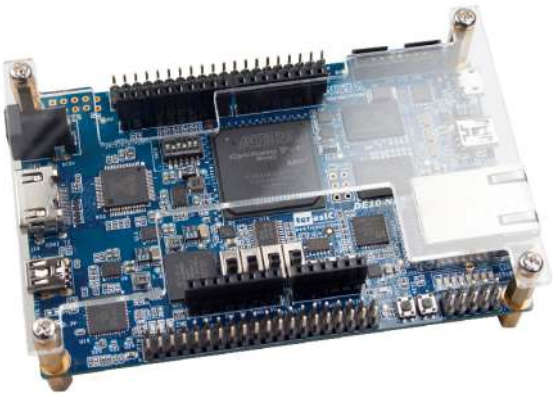


CLIQUE E VEJA O CATÁLOGO

De2
BANCO DE ENSAIOS PARA FPGA COM PLACA ALTERA DE2

O objetivo da placa de Desenvolvimento e Educação da Altera DE2 é fornecer o veículo ideal para a criação de protótipos avançados em multimídia, armazenamento e redes.

Ele usa a tecnologia de ponta em ferramentas de hardware e CAD para expor os designers a uma ampla variedade de tópicos. A placa oferece um rico conjunto de recursos que a tornam adequada para uso em um ambiente de laboratório para cursos de universidades e faculdades, para uma variedade de projetos de design, bem como para o desenvolvimento de sofisticados sistemas digitais.



CLIQUE E VEJA O CATÁLOGO

De10-NANO
BANCO DE ENSAIOS PARA FPGA COM PLACA ALTERA DE10-NANO

O DE10-Nano Development Kit apresenta uma robusta plataforma de design de hardware construída em torno do FPGA Intel System-on-Chip (SoC), que combina os mais recentes núcleos de núcleo duplo Cortex-A9 com lógica programável líder do setor para máxima flexibilidade de design. Os usuários agora podem aproveitar o poder de uma tremenda capacidade de reconfiguração em conjunto com um sistema de processador de baixo desempenho e baixo consumo de energia.

CONTATO

COMERCIAL
vendas03@exsto.com.br
(+55) 35 3473-4050
www.exsto.com.br

CENTRO DE CAPACITAÇÃO DE CLIENTE:
ccc@exsto.com.br
(0xx35) 3473-4050
www.exstoacademy.exsto.com.br

ENDEREÇO:
Rua: Dr. José Pinto Vilela, Nº 555
Centro - Santa Rita do Sapucaí
Minas Gerais
37540-000
Brasil

CONECTE-SE COM A EXSTO:

@EXSTOTECNOLOGIA
Whats: (35) 3473-4054