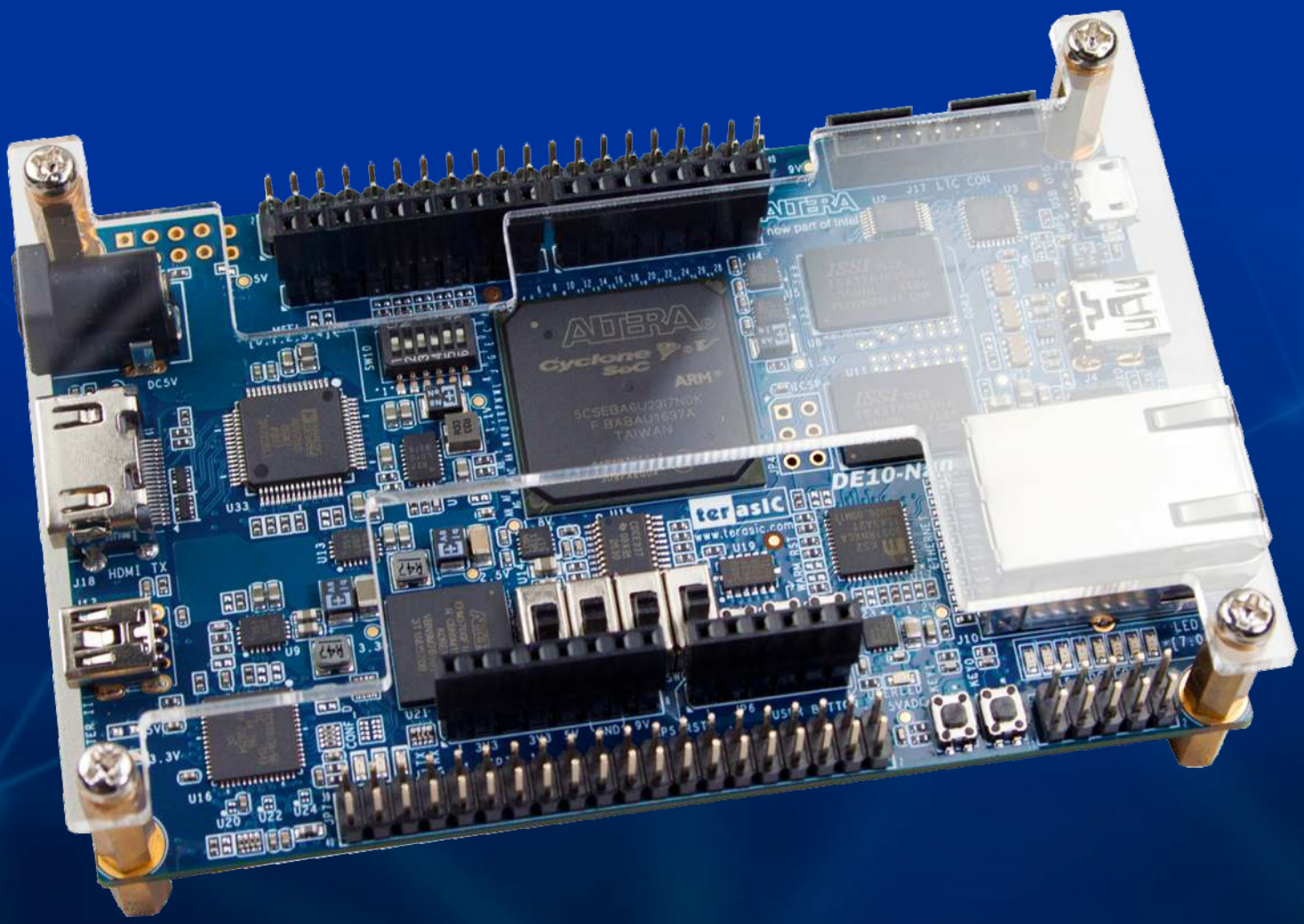
Exsto Tecnologia

ELETRÔNICA

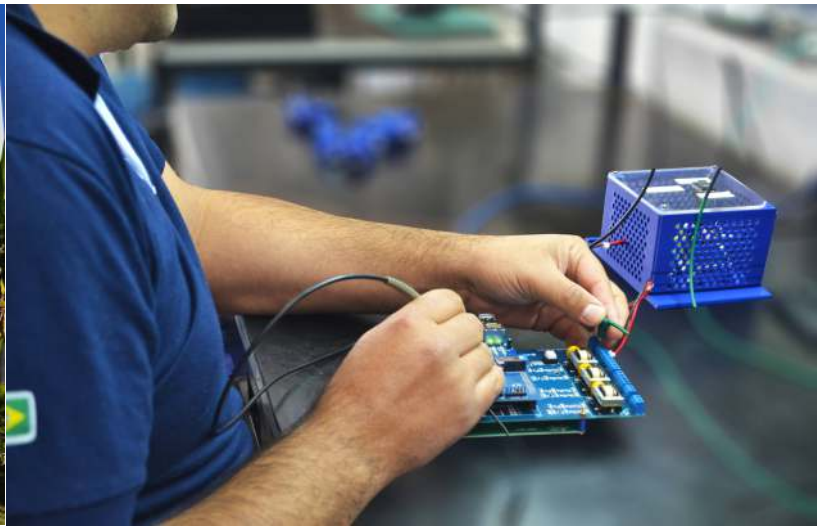
De10-Nano

BANCO DE ENSAIOS PARA FPGA COM PLACA ALTERA DE10-NANO



SOLUÇÕES EXSTO PARA O ENSINO PROFISSIONAL TECNOLÓGICO

CONHEÇA A EXSTO



Desenvolvimento de habilidades práticas, acesso a tecnologias de ponta, vivência didática e preparo profissional: Exsto, a Indústria na Escola.

Com 18 anos de mercado, a empresa EXSTO TECNOLOGIA tem como missão atender às necessidades do mercado educacional por meio de soluções didáticas para o Ensino Profissional Tecnológico.

As bancadas didáticas EXSTO são reconhecidas no mercado por seus diferenciais de qualidade e robustez, necessários para o ensino completo das tecnologias presentes na Indústria.

A Exsto está localizada em Santa Rita do Sapucaí, uma região reconhecida internacionalmente como o Vale da Eletrônica. Com mais de 150 empresas de base tecnológica, a parceria entre Governo, Universidades e Empresas da região, opera para intensificar projetos de pesquisa, desenvolvimento e inovação (PD&I) e atração de investimentos.

Através de sua equipe formada por engenheiros e técnicos,altamente capacitados pelo Instituto Nacional de Telecomunicações e pela Escola Técnica do Vale da Eletrônica, a Exsto faz parte desse ecossistema de empresas que buscam entregar ao mercado soluções inovadoras.

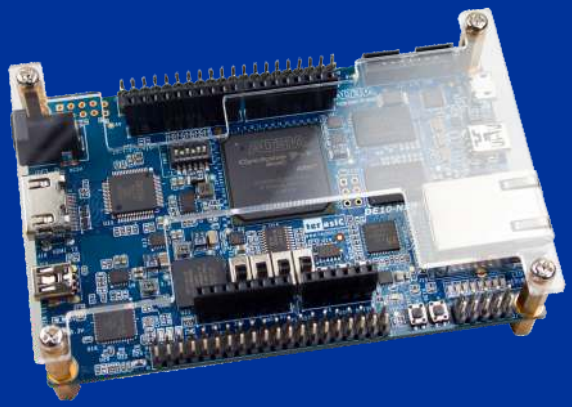
- Soluções didáticas de qualidade e alta tecnologia;
- Atendimento efetivo através do Centro de Atendimento ao Cliente;
- Assistência técnica especializada;
- Um moderno Centro de Capacitação de Clientes;
- Portal de conteúdo exclusivo para clientes,
- Acompanhamento da satisfação de seus clientes através de Pós-Vendas.

CARACTERÍSTICAS

De10-Nano -BANCO DE ENSAIOS PARA FPGA COM PLACA ALTERA DE10-NANO

O FPGA (Field Programmable Gate Array) é um circuito integrado passível de ser configurado por software e serve para implementar circuitos digitais, como processadores, interfaces, controladores e decodificadores.

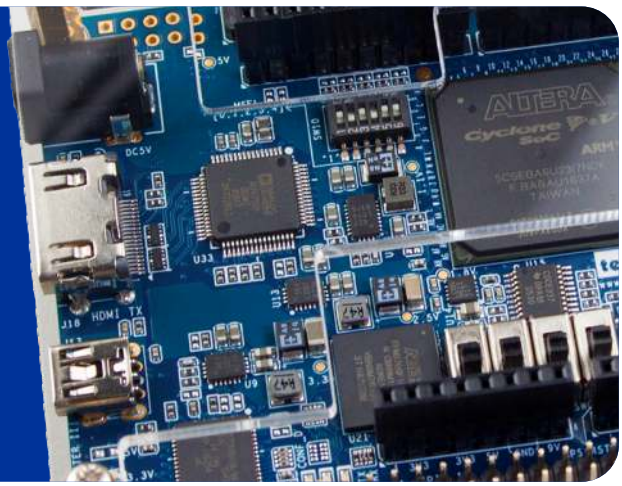
Basicamente, consiste de um arranjo fortemente condensado de blocos idênticos de pequenos circuitos, compostos por algumas portas lógicas e flip-flops, com alguns sinais de interface. As conexões entre as saídas de determinados blocos com as entradas de outros são programáveis através de um protocolo simples e de fácil implementação.



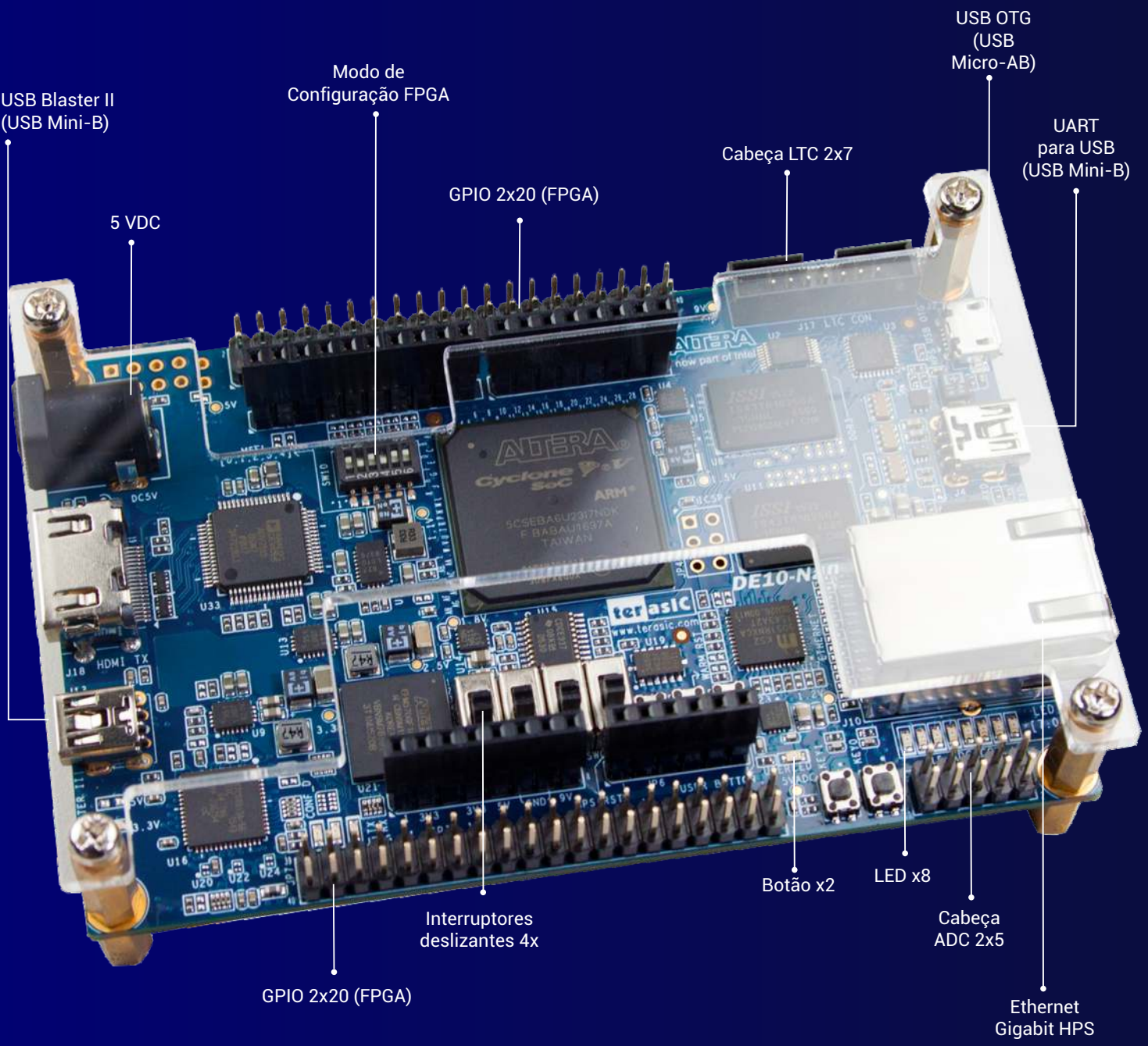
O DE10-Nano Development Kit apresenta uma robusta plataforma de design de hardware construída em torno do FPGA Intel System-on-Chip (SoC), que combina os mais recentes núcleos de núcleo duplo Cortex-A9 com lógica programável líder do setor para máxima flexibilidade de design. Os usuários agora podem aproveitar o poder de uma tremenda capacidade de reconfiguração em conjunto com um sistema de processador de baixo desempenho e baixo consumo de energia.

O SoC da Altera integra um sistema de processador físico (HPS) baseado em ARM, que consiste em interfaces de processador, periféricos e memória ligadas perfeitamente à malha FPGA usando um backbone de interconexão de alta largura de banda. A placa de desenvolvimento DE10-Nano é equipada com memória DDR3 de alta velocidade, recursos analógicos para digitais, rede Ethernet e muito mais que prometem muitas aplicações interessantes.

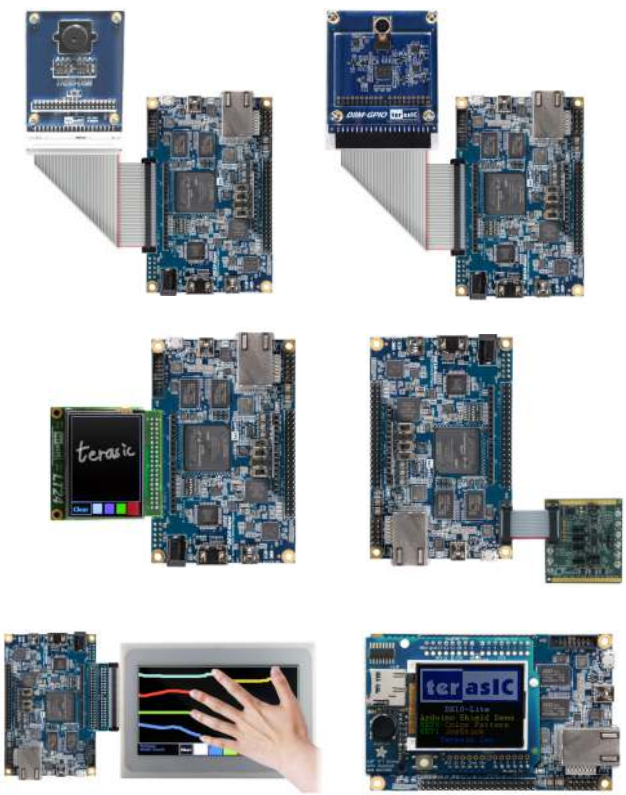
O DE10-Nano Development Kit contém todas as ferramentas necessárias para usar a placa em conjunto com um computador que executa o Microsoft Windows XP ou posterior.



CARACTERÍSTICAS
principais



ESPECIFICAÇÕES TÉCNICAS

CARACTERÍSTICAS TÉCNICAS	DESCRIÇÃO
CARACTERÍSTICAS GERAIS	
DISPOSITIVO FPGA	• Dispositivo Intel Cyclone® V SE 5CSEBA6U23I7NDK (110K LE); • Dispositivo de configuração serial - EPCS64 (revisão B2 ou posterior); • USB-Blaster II a bordo para programação; Modo JTAG; • HDMI TX, compatível com DVI 1.0 e HDCP v1.4; • 2 botões de pressão; • 4 interruptores deslizantes; • 8 LEDs de usuário verde; • Três fontes de relógio de 50MHz do gerador de clock; • Dois cabeçalhos de expansão de 40 pinos; • Um cabeçalho de expansão Arduino (compatibilidade Uno R3), pode ser conectado com escudos Arduino; • Um conector de expansão de entrada analógica de 10 pinos (compartilhado com a entrada analógica do Arduino); • Conversor A / D, interface SPI de 4 pinos com FPGA; • Tamanho: 68.6x107mm;
HPS (Hard Processor System)	• Processador ARM Cortex-A9 de 800MHz Dual-core; • 1GB DDR3 SDRAM (barramento de dados de 32 bits); • 1 Gigabit Ethernet PHY com conector Rj45; • Porta USB OTG, conector USB Micro-AB; • Soquete do cartão Micro SD; • Acelerômetro (interface I2C + interrupção); • UART para USB, conector USB Mini-B; • Botão de reinicialização a quente e botão de reinicialização a frio; • Um botão de usuário e um LED de usuário; • Cabeçalho de expansão LTC 2x7;
CONECTIVIDADE 	• Ligue o Lt24; • Conecte o Arduino; • Ligue o MTL2; • Conecte o D8M; • Conecte o D5M; • Ligue o LTC2607 (Cartão AD / DA Daugher);

COMPOSIÇÃO DO PRODUTO

O KIT POSSUI:

- Placa DE10-Nano;
- Guia de início rápido do DE10-Nano;
- Tipo A para Cabo USB Mini-B x1;
- Tipo A para Micro-B Cabo USB x1;
- Adaptador de Alimentação DC (5V);
- Cartão microSD (instalado);
- 4 apoios de silicone;

TREINAMENTO

Buscando por uma melhor utilização de nossos kits didáticos, oferecemos treinamentos específicos para utilização, contemplando diversas experiências e aplicações. São oferecidas duas formas de capacitação:

Treinamento EaD
Onde são disponibilizados vídeos para acesso dos usuários com instruções básicas para uso do produto.

Capacitação Operacional [OPCIONAL]
Onde um colaborador vai até o local de entrega do kit didático e realizar um treinamento presencial juntamente com a entrega do produto.

TREINAMENTO EaD

Disponível online, a apresentação dos recursos e formas de utilização do kit são apresentados em vídeo. Engloba os seguintes assuntos:

- Instalação;
- Demonstração dos comandos;
- Funcionalidades;
- Utilização e aplicações gerais;
- Demonstração dos módulos suas funcionalidades;

CLIQUE E CONHEÇA

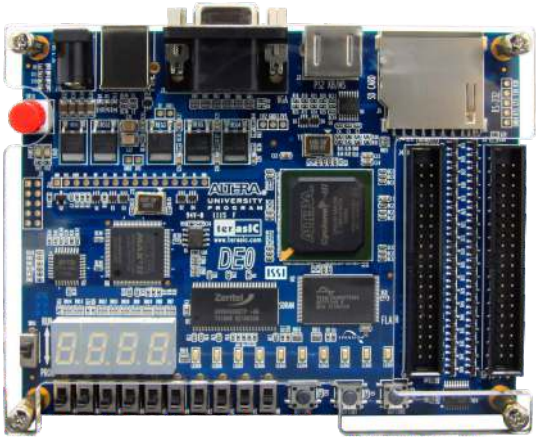
CAPACITAÇÃO OPERACIONAL PRESENCIAL [OPCIONAL]

Disponibilizado pela Exsto, a capacitação operacional é oferecida presencialmente e com carga horária de 04 horas. A capacitação leva em consideração os principais temas para o melhor uso do banco de ensaio e de suas aplicações, desta forma o usuário fica apto a utilizar o banco de ensaio de forma eficiente, e também, é apresentada e exemplificada a utilização do material didático que acompanha o produto. São realizadas algumas demonstrações de funcionamento e aplicações.

Nome do treinamento: Treinamento Operacional
Carga horária: 04 horas

Ementa:
1. Instalação e utilização
2. Cuidados com manuseio
3. Características e recursos do produto
4. Material Didático e Documentações
5. Demonstração de experiências
6. Práticas

PRODUTOS RELACIONADOS

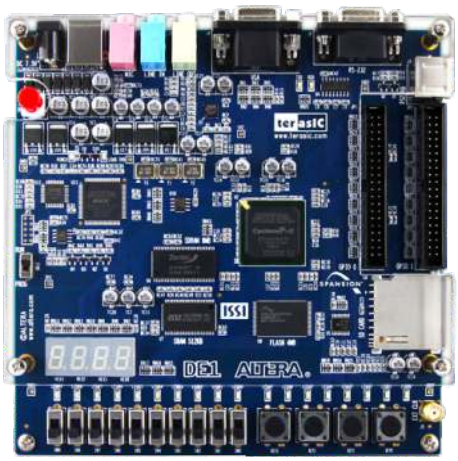


CLIQUE E VEJA O CATÁLOGO

De0
BANCO DE ENSAIOS PARA FPGA COM PLACA ALTERA DE0

A placa de Desenvolvimento e Educação do DE0 foi projetada em um tamanho compacto, com todas as ferramentas essenciais para os usuários novatos obterem conhecimento em áreas de lógica digital, organização de computadores e FPGAs.

É equipado com o dispositivo Altera Cyclone III 3C16 FPGA, que oferece 15.408 LEs. A placa oferece 346 pinos de E / S de usuário e é carregada com um rico conjunto de recursos que a torna adequada para cursos avançados de universidades e faculdades, bem como o desenvolvimento de sofisticados sistemas digitais.

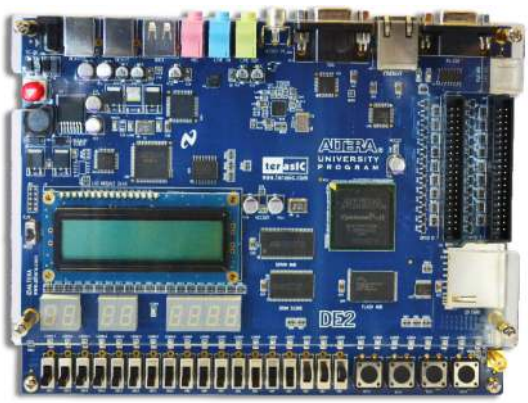


CLIQUE E VEJA O CATÁLOGO

De1
BANCO DE ENSAIOS PARA FPGA COM PLACA ALTERA DE1

O objetivo da placa de Desenvolvimento e Educação da Altera DE1 é fornecer o veículo ideal para a criação de protótipos avançados em multimídia, armazenamento e redes.

Ele usa a tecnologia de ponta em ferramentas de hardware e CAD para expor os designers a uma ampla variedade de tópicos. A placa oferece um rico conjunto de recursos que a tornam adequada para uso em um ambiente de laboratório para cursos de universidades e faculdades, para uma variedade de projetos de design, bem como para o desenvolvimento de sofisticados sistemas digitais.



CLIQUE E VEJA O CATÁLOGO

De2
BANCO DE ENSAIOS PARA FPGA COM PLACA ALTERA DE2

O objetivo da placa de Desenvolvimento e Educação da Altera DE2 é fornecer o veículo ideal para a criação de protótipos avançados em multimídia, armazenamento e redes.

Ele usa a tecnologia de ponta em ferramentas de hardware e CAD para expor os designers a uma ampla variedade de tópicos. A placa oferece um rico conjunto de recursos que a tornam adequada para uso em um ambiente de laboratório para cursos de universidades e faculdades, para uma variedade de projetos de design, bem como para o desenvolvimento de sofisticados sistemas digitais.

CONTATO

COMERCIAL
vendas03@exsto.com.br
(+55) 35 3473-4050
www.exsto.com.br

CENTRO DE CAPACITAÇÃO DE CLIENTE:
ccc@exsto.com.br
(0xx35) 3473-4050
www.exstoacademy.exsto.com.br

ENDEREÇO:
Rua: Dr. José Pinto Vilela, Nº 555
Centro - Santa Rita do Sapucaí
Minas Gerais
37540-000
Brasil

CONECTE-SE COM A EXSTO:

@EXSTOTECNOLOGIA
Whats: (35) 3473-4054